

# 電圧降下を抑制する電源設計

本稿では、電源設計において電圧降下を抑制するための設計手法について解説します。DUT（負荷）の電流消費パターンを把握し、電源回路の各部（コンデンサ、配線、IC等）の電圧降下を計算し、適切な部品選択と配線設計を行うことが重要です。

## 設計パラメータ



①

②

- ・ 入力電圧：100V、入力電流：100mA
- ・ 出力電圧：5V、出力電流：1A
- ・ TDKのデータシートを参照し、GENESYS+シリーズのコンデンサを選択

③

Load Station